

<b>KARTA OPISU MODUŁU KSZTAŁCENIA</b>		
Nazwa modułu/przedmiotu <b>Implementacja komputerowych architektur sprzętowych</b>		Kod <b>1010531161010547595</b>
Kierunek studiów <b>Automatyka i robotyka</b>	Profil kształcenia (ogólnoakademicki, praktyczny) <b>ogólnoakademicki</b>	Rok / Semestr <b>3 / 6</b>
Ścieżka obieralności/specjalność <b>-</b>	Przedmiot oferowany w języku: <b>polski</b>	Kurs (obligatoryjny/obieralny) <b>obieralny</b>
Stopień studiów: <b>I stopień</b>	Forma studiów (stacjonarna/niestacjonarna) <b>stacjonarna</b>	
Godziny Wykłady: <b>15</b> Ćwiczenia: <b>-</b> Laboratoria: <b>-</b> Projekty/seminaria: <b>30</b>		Liczba punktów <b>3</b>
Status przedmiotu w programie studiów (podstawowy, kierunkowy, inny) (ogólnouczelniany, z innego kierunku) <b>kierunkowy z danego kierunku</b>		
Obszar(y) kształcenia i dziedzina(y) nauki i sztuki <b>nauki techniczne</b>		Podział ECTS (liczba i %) <b>3 100%</b>
<b>Odpowiedzialny za przedmiot / wykładowca:</b>  dr inż. Janusz Pochmara email: Janusz.Pochmara@put.poznan.pl tel. 61 6652184 Katedra Inżynierii Komputerowej PP ul. Piotrowo 2, 60-965 Poznań		
<b>Wymagania wstępne w zakresie wiedzy, umiejętności, kompetencji społecznych:</b>		
<b>1</b>	<b>Wiedza:</b>	Śluchacz powinien dysponować podstawami z fizyki w zakresie elektryczności, przepływu prądu, a znajomość podstaw programowania pozwoli w łatwy sposób poznać idee programowania drabinkowego.
<b>2</b>	<b>Umiejętności:</b>	Powinien również posiadać umiejętność rozwiązywania podstawowych problemów w zakresie podstaw automatyki oraz technik sterowania. Umiejętność pozyskiwania informacji ze wskazanych źródeł. Powinien również rozumieć konieczność poszerzania swoich kompetencji / mieć gotowość do podjęcia współpracy w ramach zespołu.
<b>3</b>	<b>Kompetencje społeczne</b>	Ponadto w zakresie kompetencji społecznych student musi prezentować takie postawy jak uczciwość, odpowiedzialność, wytrwałość, ciekawość poznawcza, kreatywność, kultura osobista, szacunek dla innych ludzi.
<b>Cel przedmiotu:</b>		
<ol style="list-style-type: none"> <li>1. Student pozna w jaki sposób tworzy się podstawowe architektury komputerowe.</li> <li>2. Potrafi analizować zdisasembrowane proste programy ? określa ich funkcjonalność</li> <li>3. Umie dokonać opisu i symulacji cyfrowych układów kombinacyjnych i sekwencyjnych.</li> <li>4. Umie zaprojektować i wykonać podstawowy system mikroprocesorowy</li> <li>5. Potrafi tworzyć oprogramowanie na poziomie sprzętowym.</li> <li>6. Ma wiedzę na temat tego jak działa mikroprocesor ze sterowaniem sprzętowym</li> <li>7. Kształtowanie u studentów umiejętności pracy zespołowej.</li> <li>8. Będzie potrafił w sposób intuicyjny wykorzystywać interfejs graficzny w procesach sterowania.</li> <li>9. Zapozna studentów z narzędziami dzięki, którym łatwiejsze staje się budowanie interaktywnych aplikacji komputerowych.</li> <li>10. Student zapozna się z technikami rozproszonego programowania, które są łatwo dostępne z poziomu języka Java. Ze strony sprzętowej pozna podstawowe struktury sieci przemysłowych oraz sposoby akwizycji danych przy pomocy sterowników przemysłowych.</li> </ol>		
<b>Efekty kształcenia i odniesienie do kierunkowych efektów kształcenia</b>		
<b>Wiedza:</b>		
<ol style="list-style-type: none"> <li>1. ma uporządkowaną wiedzę w zakresie architektury komputerów, systemów i sieci komputerowych oraz systemów operacyjnych w tym systemów operacyjnych czasu rzeczywistego; - [K_W9]</li> <li>2. Zna i rozumie budowę i zasady działania programowalnych sterowników przemysłowych a także ich analogowych i cyfrowych układów peryferyjnych; zna i rozumie zasadę działania podstawowych interfejsów komunikacyjnych stosowanych w przemysłowych systemach sterowania; - [K_W19]</li> </ol>		
<b>Umiejętności:</b>		

1. potrafi korzystać z wybranych narzędzi szybkiego prototypowania układów automatyki i robotyki; - [K_U13]
2. potrafi dobrać parametry i nastawy podstawowego regulatora przemysłowego oraz skonfigurować i zaprogramować przemysłowy sterownik programowalny; - [K_U18]
3. potrafi dokonać identyfikacji i sformułować specyfikację prostych zadań inżynierskich z zakresu automatyki i robotyki; - [K_U23]
4. potrafi zaprojektować i zrealizować lokalną sieć teleinformatyczną (w tym przemysłową) przez dobór i konfigurację elementów i urządzeń komunikacyjnych (przewodowych i bezprzewodowych); - [K_U28]
<b>Kompetencje społeczne:</b>
1. posiada świadomość odpowiedzialności za pracę własną oraz gotowość podporządkowania się zasadom pracy w zespole i ponoszenia odpowiedzialności za wspólnie realizowane zadania; potrafi kierować małym zespołem, wyznaczać cele i określać priorytety prowadzące do realizacji zadania; - [K_K3]

### Sposoby sprawdzenia efektów kształcenia

Efekty kształcenia przedstawione wyżej weryfikowane są w następujący sposób:

Ocena formująca:

a) w zakresie wykładów:

na podstawie odpowiedzi na pytania dotyczące materiału omówionego na poprzednich wykładach,

b) w zakresie laboratoriów:

na podstawie oceny bieżącego postępu realizacji zadań,

Ocena podsumowująca:

a) w zakresie wykładów weryfikowanie założonych efektów kształcenia realizowane jest przez:

i. ocenę wiedzy i umiejętności wykazanych na kolokwium w formie testu otwartego, zawierającego 20 pytań z listy 100 zagadnień, które zostaną udostępnione studentom. Obowiązują punktowe kryteria oceniania postaci:

<65pkt ndst,

65-74pkt dst,

65-75 dst+,

76-84 db,

85-94 db+

>95 bdb)

ii. omówienie wyników kolokwium,

b) w zakresie zajęć praktycznych - projektów weryfikowanie założonych efektów kształcenia realizowane jest przez:

i. ocenę przygotowania studenta do poszczególnych sesji zajęć w postaci wykonywania projektów podczas spotkań na laboratoriach projektowych (sprawdzian wejściowy) oraz ocenę umiejętności związanych z realizacją poszczególnych ćwiczeń,

100 pkt, w tym:

15x4pkt sprawozdania,

2x20pkt sprawdziany

ii. obowiązują punktowe kryteria oceniania postaci

<65pkt ndst,

65-74pkt dst,

65-75 dst+,

76-84 db,

85-94 db+,

>95 bdb

iii. istnieje możliwość zdobycia premii punktów za rozwiązania autorskie (niepowtarzalne), dla przedstawianych problemów podczas ćwiczeń laboratoryjnych

### Treści programowe

<p>Program wykładu obejmuje następujące zagadnienia (15 wykładów):</p> <ol style="list-style-type: none"> <li>1. Cyfrowy komputer ? paradygmaty, modele architektury</li> <li>2. Systemy liczbowe ? reprezentacja danych w pamięci, obsługa debugera</li> <li>3. Inżynieria rewersyjna ? analizowanie programów na podstawie kodu wykonywalnego</li> <li>4. Postulaty von Neumanna, Maszyna Turinga, Sieci Petriego</li> <li>5. Architektura mikroprocesora na bazie intelowskiej - standardy</li> <li>6. Klasyfikacja układów logicznych - kombinacyjne oraz sekwencyjne</li> <li>7. Układy arytmetyczne, automaty</li> <li>8. Zarządzanie pamięcią</li> <li>9. Organizacja procesora, systemy wieloprocesorowe</li> <li>10. Asembler procesorów intelowskich</li> <li>11. Programowanie niskopoziomowe ? model funkcjonalny</li> <li>12. Programowanie niskopoziomowe ? makra</li> <li>13. Organizacja warstwowa</li> <li>14. Przykłady rozwiązań technicznych oraz perspektywy rozwojowe ? przedstawienie standardów stosowanych w nowoczesnych aplikacjach przemysłowych</li> <li>15. Systemy wbudowane organizacja oraz praktyczne przykłady</li> </ol> <p>Obejmuje implementacje podstawowych układów w oparciu o:</p> <ol style="list-style-type: none"> <li>1. Wprowadzenie do środowiska Visual Studio C++</li> <li>2. Organizacja pamięci w typowych komputerach klasy PC, mapa pamięci</li> <li>3. Ingerencje użytkownika w kod wykonywalnych programów</li> <li>4. Projektowanie prostych układów ALU - kalkulator</li> <li>5. Maszyna Turinga ? program symulacyjny</li> <li>6. Projektowanie systemu mikroprocesorowego na bazie architektury intelowskiej ze sterowaniem sprzętowym</li> <li>7. Projektowanie systemu mikroprocesorowego na bazie architektury intelowskiej ze sterowaniem programowalnym</li> <li>8. Programowalne układy wejścia/wyjścia</li> <li>9. Architektura kart graficznych</li> <li>10. Aplikacje niskopoziomowe ? obsługa karty graficznej</li> <li>11. Przetwarzanie równoległe CUDA</li> </ol> <p>Do ćwiczeń praktycznych została wybrana architektura intelowska ze względu na swą popularność i dostępność w większości produkowanych procesorów używanych w komputerach klasy PC.</p> <p>Metody dydaktyczne:</p> <ol style="list-style-type: none"> <li>1. wykład: prezentacja multimedialna, prezentacja ilustrowana przykładami podawanymi na tablicy, demonstracja, pogadanka, spotkanie z praktykiem, wycieczka do centrum monitoringu i sterowania CW PP.</li> <li>2. ćwiczenia laboratoryjne: rozwiązywanie zadań, wykonywanie eksperymentów, dyskusja, praca w zespole, demonstracja</li> <li>3. wykład gościnny: prezentacja multimedialna zaproszonego inżyniera praktyka z przemysłu (np.: firma Siemens, PhoenixContact, Politechnika Poznańska)</li> </ol>	
<p><b>Literatura podstawowa:</b></p> <ol style="list-style-type: none"> <li>1. L. Null, J. Lobur, Struktura organizacyjna I architektura systemów komputerowych, Helion 2004</li> <li>2. D. A. Patterson, J. L. Hennessy, Computer Organization and Design ? the Hardware/Software interfaceó, Morgan Kaufamann, Elsevier 2009.</li> </ol>	
<p><b>Literatura uzupełniająca:</b></p> <ol style="list-style-type: none"> <li>1. W. Stallings, Organizacja i architektura systemu komputerowego. Projektowanie systemu a jego wydajność, WNT 2004</li> <li>2. B. S. Chalk, Organizacja i architektura komputerów, WNT 1998.</li> </ol>	
<p><b>Bilans nakładu pracy przeciętnego studenta</b></p>	
<p><b>Czynność</b></p>	<p><b>Czas (godz.)</b></p>

1. udział w zajęciach projektowych:	30
2. udział w konsultacjach związanych z realizacją procesu kształcenia, w szczególności ćwiczeń laboratoryjnych / projektu	2 8
3. napisanie programu / programów, uruchomienie i weryfikacja (czas poza zajęciami laboratoryjnymi)	5
4. projekty	10
5. przygotowanie do sprawdzianów	15
6. udział w wykładach	2
7. omówienie projektów	5
8. przygotowanie do zaliczenia wykładów i udział w kolokwium zaliczeniowym	
<b>Obciążenie pracą studenta</b>	
<b>forma aktywności</b>	<b>godzin</b> <b>ECTS</b>
Łączny nakład pracy	77      3
Zajęcia wymagające bezpośredniego kontaktu z nauczycielem	47      2
Zajęcia o charakterze praktycznym	45      2